

# Systemy wbudowane

## Wykład 6 - transmisje szeregowo: UART i pochodne

Przemek Błażkiewicz

28 marca 2019



<http://websdr.org>

simplex/sympleks

Komunikacja taka, że Rx i Tx są niewymienne: jednokierunkowa.

simplex/sympleks

Komunikacja taka, że Rx i Tx są niewymienne: jednokierunkowa.

duplex/dupleks

Komunikacja, gdzie Rx i Tx zamieniają się rolami: dwukierunkowa.

## simplex/sympleks

Komunikacja taka, że Rx i Tx są niewymienne: jednokierunkowa.

## duplex/dupleks

Komunikacja, gdzie Rx i Tx zamieniają się rolami: dwukierunkowa.

**Półdupleks** (half duplex): komunikacja jest naprzemienna.

## simplex/sympleks

Komunikacja taka, że Rx i Tx są niewymienne: jednokierunkowa.

## duplex/dupleks

Komunikacja, gdzie Rx i Tx zamieniają się rolami: dwukierunkowa.

**Półdupleks** (half duplex): komunikacja jest naprzemienna.

**Pełny dupleks** (full duplex): komunikacja w obie strony jest niezależna



- Universal Asynchronous Receiver and Transmitter



- Universal Asynchronous Receiver and Transmitter
- służy do przesyłania informacji bit po bicie (na jednej linii)

- Universal Asynchronous Receiver and Transmitter
- służy do przesyłania informacji bit po bicie (na jednej linii)
- posiada buforę we/wy dla wygody szybszych transmisji

- Universal Asynchronous Receiver and Transmitter
- służy do przesyłania informacji bit po bicie (na jednej linii)
- posiada bufory we/wy dla wygody szybszych transmisji
- odciąża procesor w zadaniu komunikacji

- Universal Asynchronous Receiver and Transmitter
- służy do przesyłania informacji bit po bicie (na jednej linii)
- posiada bufory we/wy dla wygody szybszych transmisji
- odciąża procesor w zadaniu komunikacji
- *nie* zajmuje się poziomami logicznymi/napięciowymi na liniach

- Universal Asynchronous Receiver and Transmitter
- służy do przesyłania informacji bit po bicie (na jednej linii)
- posiada bufory we/wy dla wygody szybszych transmisji
- odciąża procesor w zadaniu komunikacji
- *nie* zajmuje się poziomami logicznymi/napięciowymi na liniach
- RS-232, RS-485, IrDA, Bluetooth tryb SPP, modem

"Paczka danych":

"Paczka danych":

- bit START

"Paczka danych":

- bit START
- 5,6,7 lub 8 bitów DANYCH



"Paczka danych":

- bit START
- 5,6,7 lub 8 bitów DANYCH
- 1 bit PARZYSTOŚCI (opcjonalnie)

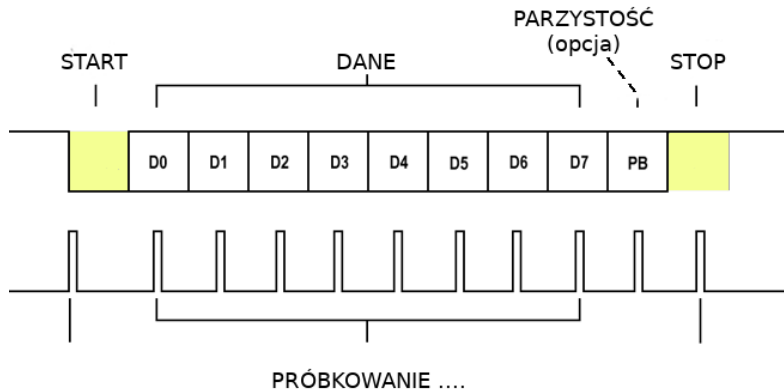
"Paczka danych":

- bit START
- 5,6,7 lub 8 bitów DANYCH
- 1 bit PARZYSTOŚCI (opcjonalnie)
- 1, 1.5 lub 2 bity STOP

# UART - wnętrzości

"Paczka danych":

- bit START
- 5,6,7 lub 8 bitów DANYCH
- 1 bit PARZYSTOŚCI (opcjonalnie)
- 1, 1.5 lub 2 bity STOP



## Bit parzystości parzystej i nieparzystej

Bit parzystości

Przyjmuje 0 dla **parzystej** liczby jedynek w słowie, 1 w p.p.

## Bit parzystości parzystej i nieparzystej

Bit parzystości

Przyjmuje 0 dla **parzystej** liczby jedynek w słowie, 1 w p.p.

Bit nieparzystości

Przyjmuje 0 dla **nieparzystej** liczby jedynek w słowie, 1 w p.p.

## Bit parzystości parzystej i nieparzystej

Bit parzystości

Przyjmuje 0 dla **parzystej** liczby jedynek w słowie, 1 w p.p.

Bit nieparzystości

Przyjmuje 0 dla **nieparzystej** liczby jedynek w słowie, 1 w p.p.

## Bit parzystości parzystej i nieparzystej

### Bit parzystości

Przyjmuje 0 dla **parzystej** liczby jedynek w słowie, 1 w p.p.

### Bit nieparzystości

Przyjmuje 0 dla **nieparzystej** liczby jedynek w słowie, 1 w p.p.

```
function mxor(signal A : std_logic_vector)
return std_logic
is
    variable tmp : std_logic;
begin
    tmp := '0';
    for i in A'range loop
        tmp := tmp xor A(i);
    end loop;
    tmp := tmp xor '0';
    return tmp;
end mxor;
```

baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).



## baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).

W przypadku gdy symbol kodowy jest równoważny bitowi  
baud = bitrate.

- bezczynna linia jest w stanie “Hi”

## baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).

W przypadku gdy symbol kodowy jest równoważny bitowi  
baud = bitrate.

- bezczynna linia jest w stanie “Hi”
- dane do wysłania wchodzi równolegle do UART → rejestr przesuwany

## baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).

W przypadku gdy symbol kodowy jest równoważny bitowi  
baud = bitrate.

- bezczynna linia jest w stanie “Hi”
- dane do wysłania wchodzi równolegle do UART → rejestr przesuwany
- wysyłany jest bit START (Lo)

## baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).

W przypadku gdy symbol kodowy jest równoważny bitowi  
baud = bitrate.

- bezczynna linia jest w stanie “Hi”
- dane do wysłania wchodzi równolegle do UART → rejestr przesuwany
- wysyłany jest bit START (Lo)
- odbiornik wykrywa stan Lo jeśli linia jest przez min 1/2 czasu trwania bitu w stanie Lo

## baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).

W przypadku gdy symbol kodowy jest równoważny bitowi  
baud = bitrate.

- bezczynna linia jest w stanie “Hi”
- dane do wysłania wchodzi równolegle do UART → rejestr przesuwany
- wysyłany jest bit START (Lo)
- odbiornik wykrywa stan Lo jeśli linia jest przez min 1/2 czasu trwania bitu w stanie Lo
- przez ustaloną ilość bitów do odbioru medium jest samplowane mniej więcej w środku przedziału

## baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).

W przypadku gdy symbol kodowy jest równoważny bitowi  
baud = bitrate.

- bezczynna linia jest w stanie “Hi”
- dane do wysłania wchodzi równolegle do UART → rejestr przesuwany
- wysyłany jest bit START (Lo)
- odbiornik wykrywa stan Lo jeśli linia jest przez min 1/2 czasu trwania bitu w stanie Lo
- przez ustaloną ilość bitów do odbioru medium jest samplowane mniej więcej w środku przedziału
- dane odebrane ładowane są do rejestru przesuwanego

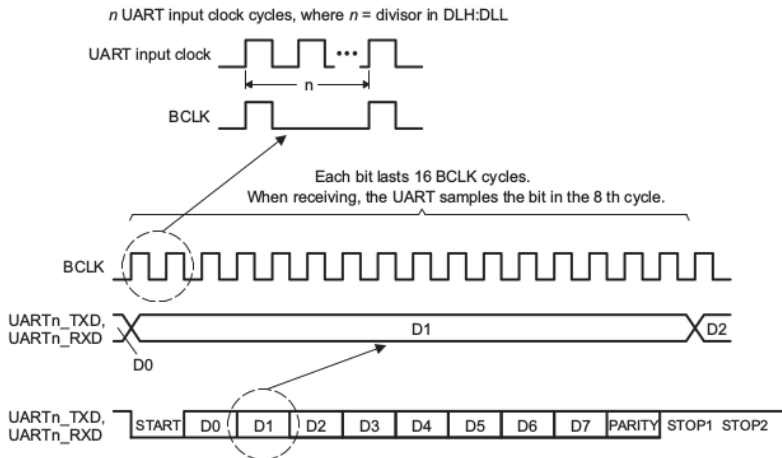
## baud (Bd)

wym. bod – ilość *zmian* stanu medium na sekundę, związana z wysyłaniem symbolu kodowego (nie bitu informacji!).

W przypadku gdy symbol kodowy jest równoważny bitowi  
baud = bitrate.

- bezczynna linia jest w stanie “Hi”
- dane do wysłania wchodzi równolegle do UART → rejestr przesuwany
- wysyłany jest bit START (Lo)
- odbiornik wykrywa stan Lo jeśli linia jest przez min 1/2 czasu trwania bitu w stanie Lo
- przez ustaloną ilość bitów do odbioru medium jest samplowane mniej więcej w środku przedziału
- dane odebrane ładowane są do rejestru przesuwanego
- po odebraniu bitu STOP dane przesyłane są do rejestru odbiorczego

# Transmisja UART





**Table 2-1 Baud Rate Examples for 150-MHz UART Input Clock and 16× Oversampling Mode**

Baud Rate	Divisor Value	Actual Baud Rate	Error (%)
2400	3906	2400.154	0.01
4800	1953	4800.372	0.01
9600	977	9595.701	-0.04
19200	488	19211.066	0.06
38400	244	38422.131	0.06
56000	167	56137.725	0.25
128000	73	129807.7	0.33
3000000	3	3125000	4.00

→ 150MHz, div=3906, oversampl=16, 7 bitów danych, 1 parzystości

**Table 2-1 Baud Rate Examples for 150-MHz UART Input Clock and 16× Oversampling Mode**

Baud Rate	Divisor Value	Actual Baud Rate	Error (%)
2400	3906	2400.154	0.01
4800	1953	4800.372	0.01
9600	977	9595.701	-0.04
19200	488	19211.066	0.06
38400	244	38422.131	0.06
56000	167	56137.725	0.25
128000	73	129807.7	0.33
3000000	3	3125000	4.00

→ 150MHz, div=3906, oversampl=16, 7 bitów danych, 1 parzystości

- $(150000000/3906)/16 = 2400.154$

**Table 2-1 Baud Rate Examples for 150-MHz UART Input Clock and 16× Oversampling Mode**

Baud Rate	Divisor Value	Actual Baud Rate	Error (%)
2400	3906	2400.154	0.01
4800	1953	4800.372	0.01
9600	977	9595.701	-0.04
19200	488	19211.066	0.06
38400	244	38422.131	0.06
56000	167	56137.725	0.25
128000	73	129807.7	0.33
3000000	3	3125000	4.00

→ 150MHz, div=3906, oversampl=16, 7 bitów danych, 1 parzystości

- $(150000000/3906)/16 = 2400.154$
- START+7\*DATA+PARITY+STOP → 10 bitów

**Table 2-1 Baud Rate Examples for 150-MHz UART Input Clock and 16× Oversampling Mode**

Baud Rate	Divisor Value	Actual Baud Rate	Error (%)
2400	3906	2400.154	0.01
4800	1953	4800.372	0.01
9600	977	9595.701	-0.04
19200	488	19211.066	0.06
38400	244	38422.131	0.06
56000	167	56137.725	0.25
128000	73	129807.7	0.33
3000000	3	3125000	4.00

→ 150MHz, div=3906, oversampl=16, 7 bitów danych, 1 parzystości

- $(150000000/3906)/16 = 2400.154$
- START+7\*DATA+PARITY+STOP → 10 bitów
- 2400Bd → 2400 zmian (tu: bitów) na sekundę

**Table 2-1 Baud Rate Examples for 150-MHz UART Input Clock and 16× Oversampling Mode**

Baud Rate	Divisor Value	Actual Baud Rate	Error (%)
2400	3906	2400.154	0.01
4800	1953	4800.372	0.01
9600	977	9595.701	-0.04
19200	488	19211.066	0.06
38400	244	38422.131	0.06
56000	167	56137.725	0.25
128000	73	129807.7	0.33
3000000	3	3125000	4.00

→ 150MHz, div=3906, oversampl=16, 7 bitów danych, 1 parzystości

- $(150000000/3906)/16 = 2400.154$
- START+7\*DATA+PARITY+STOP → 10 bitów
- 2400Bd → 2400 zmian (tu: bitów) na sekundę
- $2400 \frac{\text{bit}}{\text{sek}} / 10 \frac{\text{bit}}{\text{paczka}} = 240 \frac{\text{paczka}}{\text{sek}}$

- sygnały komunikacyjne: RTS, CTS (handshake)

- sygnały komunikacyjne: RTS, CTS (handshake)
- USART

- sygnały komunikacyjne: RTS, CTS (handshake)
- USART
  - synchronizuje Rx/Tx na podstawie ciągu danych

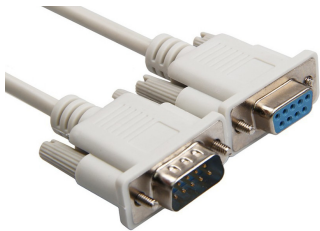


- sygnały komunikacyjne: RTS, CTS (handshake)
- USART
  - synchronizuje Rx/Tx na podstawie ciągu danych
  - w trakcie braku transmisji potrzebne są “pingi” (ASCII SYN 0x16)

- sygnały komunikacyjne: RTS, CTS (handshake)
- USART
  - synchronizuje Rx/Tx na podstawie ciągu danych
  - w trakcie braku transmisji potrzebne są “pingi” (ASCII SYN 0x16)
  - zwiększona przepustowość: brak START/STOP

- sygnały komunikacyjne: RTS, CTS (handshake)
- USART
  - synchronizuje Rx/Tx na podstawie ciągu danych
  - w trakcie braku transmisji potrzebne są “pingi” (ASCII SYN 0x16)
  - zwiększona przepustowość: brak START/STOP
- DUART, OCTART

- sygnały komunikacyjne: RTS, CTS (handshake)
- USART
  - synchronizuje Rx/Tx na podstawie ciągu danych
  - w trakcie braku transmisji potrzebne są “pingi” (ASCII SYN 0x16)
  - zwiększona przepustowość: brak START/STOP
- DUART, OCTART
- bit-banging - software serial





- Jest to *standard połączenia* urządzeń (nazwy styków, poziom sygnałów)



- Jest to *standard połączenia* urządzeń (nazwy styków, poziom sygnałów)
- Logiczne **1** jako napięcia od -3 do -15V, logiczne **0** jako 3 - 15V



- Jest to *standard połączenia* urządzeń (nazwy styków, poziom sygnałów)
- Logiczne **1** jako napięcia od -3 do -15V, logiczne **0** jako 3 - 15V
- Typowo  $\pm 5\text{ V}$ ,  $\pm 10\text{ V}$ ,  $\pm 12\text{ V}$ ,  $\pm 15\text{ V}$





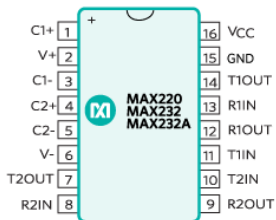
- Jest to *standard połączenia* urządzeń (nazwy styków, poziom sygnałów)
- Logiczne **1** jako napięcia od -3 do -15V, logiczne **0** jako 3 - 15V
- Typowo  $\pm 5\text{ V}$ ,  $\pm 10\text{ V}$ ,  $\pm 12\text{ V}$ ,  $\pm 15\text{ V}$
- Potrzebne konwertery napięć!



- Jest to *standard połączenia* urządzeń (nazwy styków, poziom sygnałów)
- Logiczne **1** jako napięcia od -3 do -15V, logiczne **0** jako 3 - 15V
- Typowo  $\pm 5\text{ V}$ ,  $\pm 10\text{ V}$ ,  $\pm 12\text{ V}$ ,  $\pm 15\text{ V}$
- Potrzebne konwertery napięć!
- Wykorzystywane konwertery RS-232  $\leftrightarrow$  USB

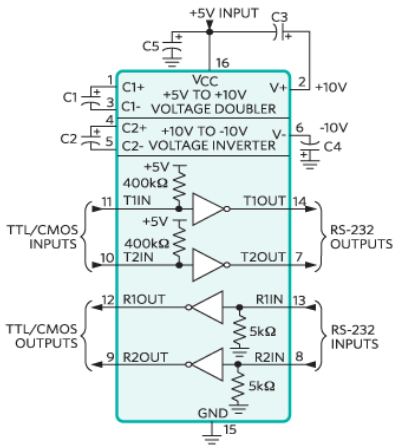
# Rodzina MAXów

TOP VIEW

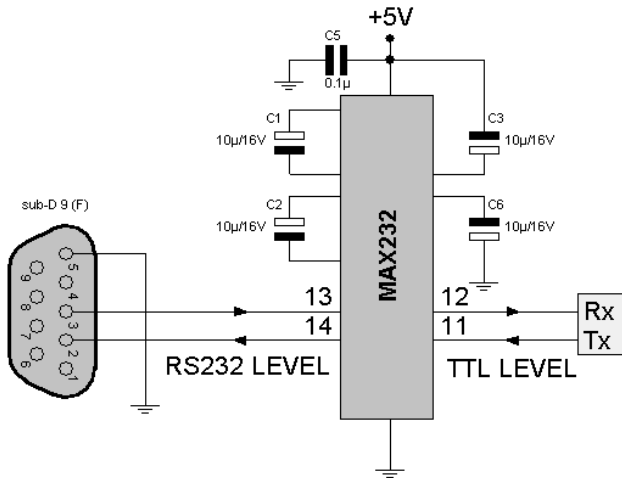


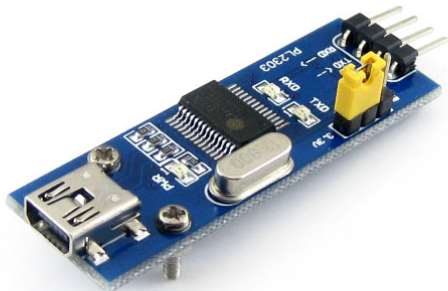
DIP/SO

CAPACITANCE ( $\mu\text{F}$ )					
DEVICE	C1	C2	C3	C4	C5
MAX220	0.047	0.33	0.33	0.33	0.33
MAX232	1.0	1.0	1.0	1.0	1.0
MAX232A	0.1	0.1	0.1	0.1	0.1

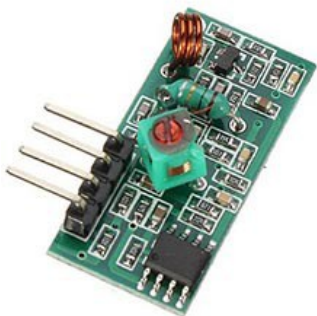


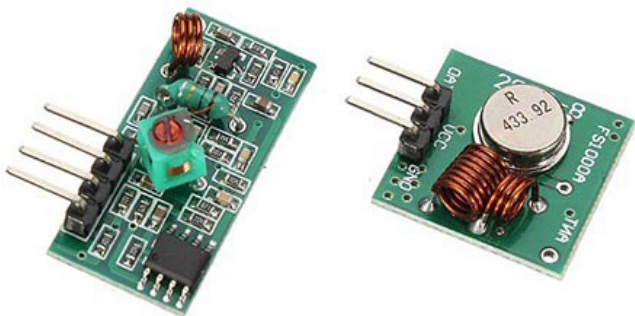
# Rodzina MAXów





Inne protokoły... SPI, I<sup>2</sup>C, one-wire, oraz kontrolery w następujących odcinkach





- Arduino + RF-433 + biblioteka RadioHead
- SDR: RTL8232U + gqrx (ew. GnuRadio)
- analizator stanów logicznych Saleae



## Rzeczy do zapamiętania

- rodzaje transmisji, Bd,
- UART: tryby, działanie, ramka danych
- “radzenie sobie” z RS-232